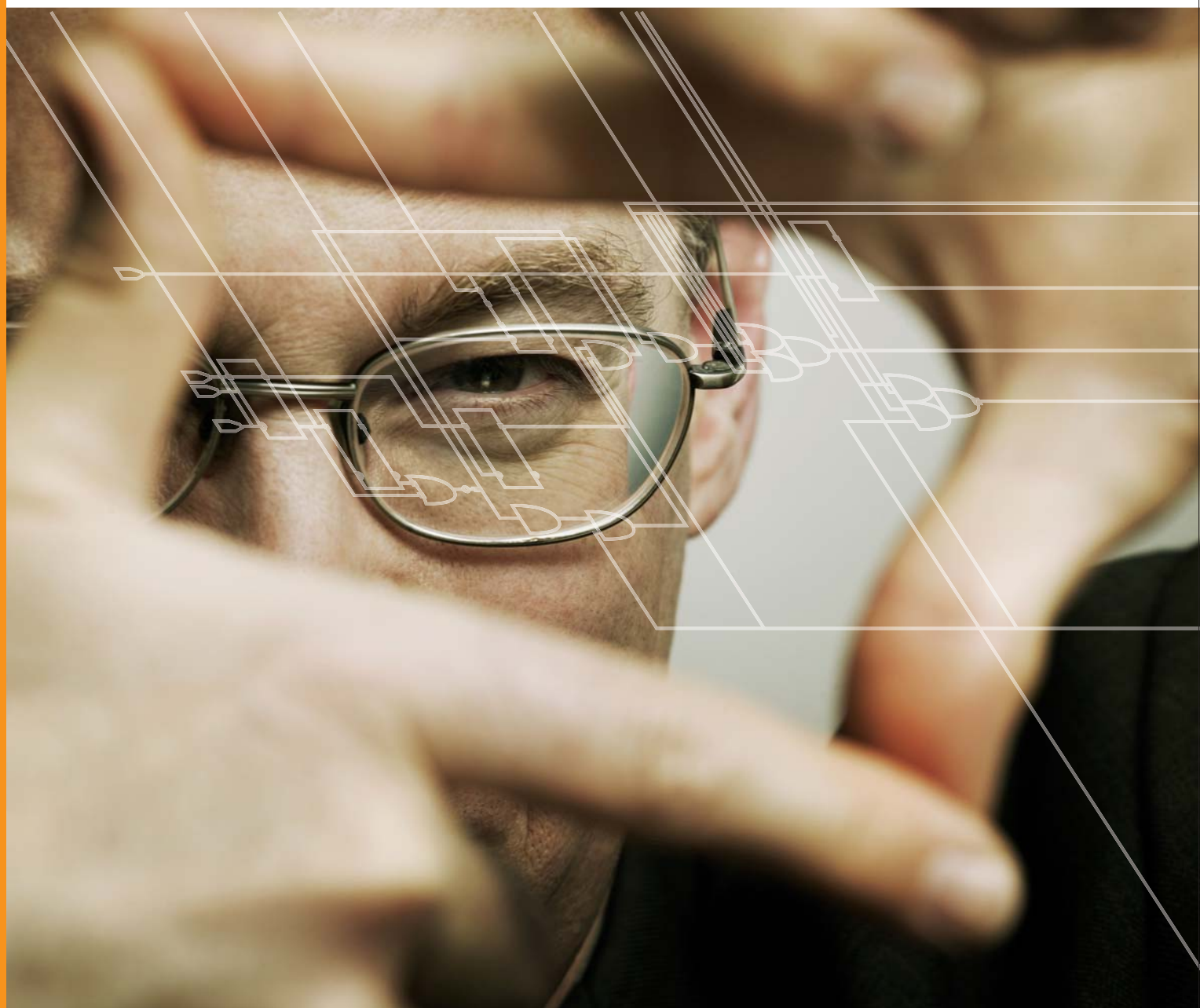


Electronic Design and Solution Fair 2010

with FPGA/PLD Design Conference



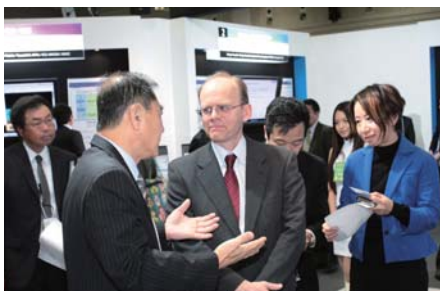
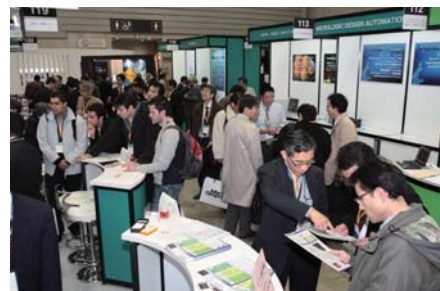
実施報告書

社団法人 電子情報技術産業協会

JEITA

目次

1.開催概要	1
2.会場構成	2
3.出展者一覧	3
4.出展者セミナー	3
5.特別ゾーン・特別企画	4
6.スイートルーム	4
7.特設ステージ	5
8.第17回FPGA/PLD Design Conference	6
9.広報活動	7~8
10.来場者数・来場者属性	9~10



1.開催概要

- (1)開催期間:2010年1月28日(木)~1月29日(金) 2日間
- (2)場所:パシフィコ横浜(展示ホール、アネックスホール)
- (3)主催:社団法人電子情報技術産業協会(JEITA)
- (4)協力:Electronic Design Automation Consortium(EDAC)
- (5)後援:経済産業省、アメリカ合衆国大使館、外国系半導体商社協会(DAFS)、横浜市(順不同)
- (6)協賛:社団法人電子情報通信学会(IEICE)、社団法人情報処理学会(IPSJ)、
社団法人日本電子回路工業会(JPCA)(順不同)
- (7)運営:一般社団法人日本エレクトロニクスショー協会(JESA)
- (8)来場者数:9,300名(前年9,117名)
- (9)出展者数:113社/231小間(前年143社/317小間)
- (10)出展者セミナー:84セッション、延べ聴講者数2,337名(前年104セッション、述べ聴講者数2,070名)
- (11)スイートルーム:4社(前年5社)
- (12)ユニバーシティ・プラザ:9大学研究室(前年22大学研究室)
- (13)(併催)第17回FPGA/PLD Design Conference:9セッション、述べ聴講者数848名

(14)概況

社団法人 電子情報技術産業協会(JEITA)は、2010年1月28日(木)~29日(金)の2日間、パシフィコ横浜にて、半導体に関連する設計、製造技術の専門性の高い情報を一堂に集めた展示会「Electronic Design and Solution Fair 2010 (略称:EDSFair2010)」を開催しました。

出展社数は、113社/団体、来場者数は、9,300人でした。

今回は、キャッチフレーズを「Webにない新しい」が、ここにある。」とし、新しいソリューションが求められる時代に対応した世界最先端技術・サービスの展示とともに、技術者向けのオープンセッションや国内外のベンチャー企業を集めたゾーンの設置、産学官の技術交流を深める企画、多彩なコンファレンス等を展開し、広く情報発信を行いました。

初日には、アメリカ合衆国大使館 上席商務官 マーク・ワイルドマン様をご来訪され、メンター・グラフィックス・ジャパン(株)、日本ケイデンス・デザイン・システムズ社、Interoperable PDK Alliance、日本シノプシス合同会社(見学順)を視察し、新技術・研究開発動向等の説明に熱心に耳を傾けられました。

オープンセッションとして開催された会場内の特設ステージでは、半導体ベンダのGreen戦略、全てが分かるローパワー設計技術、ソーラーや車載で注目されているパワー・高耐圧系アナログ回路設計と、地球環境に優しい設計技術をエグゼクティブの方々が登場しました。例年好評の上流設計技術は、組込みシステムにおけるソフトウェア開発へのESL活用について、日

本を代表する技術者の方々が、初心者にもよく分かるように議論をしました。また、今回10回目の開催を記念して、10周年特別企画「各社のNo.1設計者が語る"私の設計"」を開催しました。

第一線で活躍中のエンジニア、設計・開発を率いる管理職の方々、さらに若手エンジニアの方までを対象とした幅広い内容の企画により、いずれのセッションも200名前後の聴衆を集め、立ち見ができるほどでした。

また、エンジニアが注目する最新技術やトピックスに関する展示をまとめた特別ゾーンとしては、FPGA関連の出展者を集めた、「FPGAビレッジ」や、普段接することが少ない国内外のベンチャー企業のソリューションを集めた「新興ベンダエリア」、産学官の技術交流を深める大学の研究発表の場となる「ユニバーシティ・プラザ」、さらには、EDA開発に携わる国内のベンチャー企業が一同に集結し、日本企業ならではの「ものづくり力」を活かした技術や製品をアピールする、「JEVeCビレッジ」を設置しました。

さらに、海外出展企業の見学を希望する来場者に、日本の設計技術・EDA技術の第一人者が、ツアー・ガイドとしてブースへ同行訪問し、各社の技術紹介・質疑応答を日本語でサポートする「新興ベンダ・ガイド・ツアー」を実施しました。各ツアーとも10~30名の参加者がおり、訪問した新興ベンダからは非常に有効な企画との声も多く、ツアー参加者からも海外新興ベンダへアクセスするきっかけができたと大変好評であった。

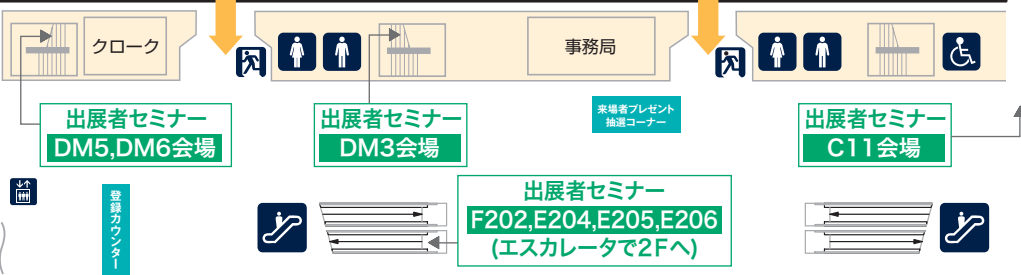
2.会場構成

パシフィコ横浜

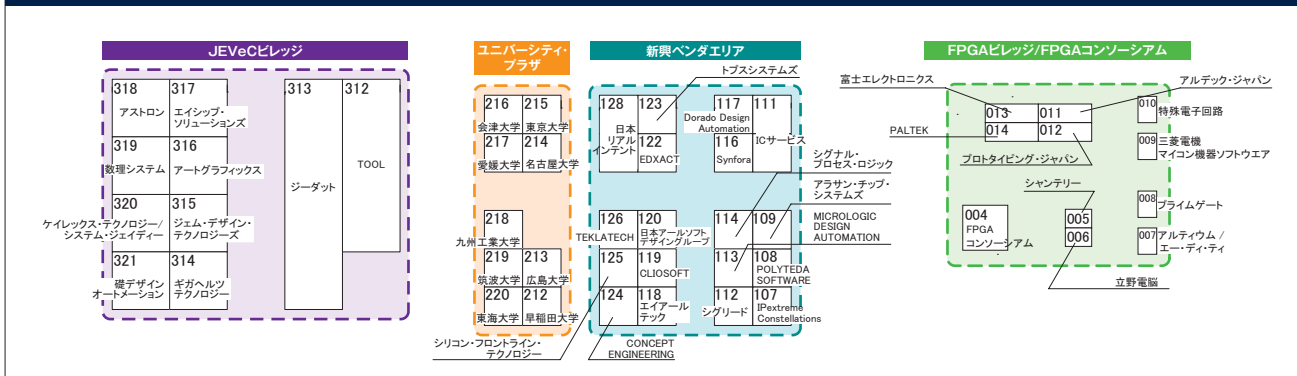
- エスカレーター
- エレベーター
- 化粧室
- 非常口
- 休憩所
- 売店



アネックスホール[2F]



特別ゾーン詳細図



3. 出展者一覧 50音順

- | | | |
|---|--|---|
| <p>309 (株)アイヴィス
406 アットデザインリンクス(株)
Accelicon Technologies, Inc.
502 アトレンタ(株)
303 (株)アノーパソリューションズ/ エートップテック(株)
405 アパッチデザインソリューションズ(株)
106 (株)アプリスター
The DINI Group
101 アンソフト・ジャパン(株)
アンシス・ジャパン(株)
504 イノテック(株)
Arteris Inc.
Duolog Technologies Ltd.
Jazz Semiconductor, Subsidiary of Tower
Rapid Bridge LLC
Target Compiler Technologies N.V.
302 Interoperable PDK Alliance
208 (株)エーイーティー
202 ATEサービス(株)
305 ENTASYS DESIGN INC.
203 カーボン・デザイン・システムズ・ジャパン(株)
402 (株)開門
209 兼松エレクトロニクス(株)
211 カリフト・デザイン・システムズ(株)
201 コフルエント デザイン
304 CyberTec(株)
Jasper Design Automation
301 サイバネットシステム(株)
003 サン・マイクロシステムズ(株)
403 (株)スピナカー・システムズ
CAST, Inc.
Verific Design Automation Inc.
105 スプリングソフト(株)
204 ダッソー・システムズ(株)
408 タナーリサーチジャパン(株)
210 DSMソリューションズ(株)
DeFacTo Technologies S.A.
DOCEA POWER S.A.
Prolific, Inc.
129 デナリソフトウェア(株)
409 (株)電波新聞社</p> | <p>306 日経BP社
401 日本イヴ(株)
223 日本ケイデンス・デザイン・システムズ社
イノテック(株)
001 日本シノプシス合同会社
404 日本ワンスピンソリューションズ(株)
104 バークレー・デザインオートメーション(株)
310 パルシックジャパンリミテッド
002 (株)半導体理工学研究センター(STARC)
103 PHYSWARE INC
205 フォルテ・デザイン・システムズ(株)
308 (財)福岡県産業・科学技術振興財団
307 富士通(株)
503 マグマ・デザイン・オートメーション(株)
102 MunEDA GmbH
501 メンター・グラフィックス・ジャパン(株)
207 リードビジネス・インフォメーション(株)

新興ベンダエリア
111 ICサービス(株)
CMSC, Inc.
IST, Inc.
107 IPextreme Inc. Constellations
Sidense Corp.
Tiempo
NXP Coolflux DSP
109 アラサン・チップ・システムズ
118 (株)エイアールテック
神戸大学工学部永田研究室
122 EDXACT SA
119 CLIOSOFT, INC.
(株)シンコム
124 CONCEPT ENGINEERING GMBH
114 シグナル・プロセス・ロジック(株)
112 (株)シグリード
125 シリコン・フロントライン・テクノロジー(株)
116 Synfora, Inc.
126 TEKLATECH A/S
117 Dorado Design Automation, Inc.
123 (株)トプシステムズ
120 日本オールソフトデザイングループ(株)</p> | <p>128 日本リアルインテント(株)
108 POLYTEDA SOFTWARE CORPORATION
113 MICROLOGIC DESIGN AUTOMATION INC.

JEVeC ビレッジ
316 アートグラフィックス
318 (株)アストロン
321 (株)礎デザインオートメーション
317 エイシップ・ソリューションズ(株)
314 ギガヘルツテクノロジー(株)
320 ケイレックス・テクノロジー(株)/(株)システム・ジェイディー
313 (株)ジーダット
315 (株)ジェム・デザイン・テクノロジーズ
319 (株)数理システム
312 TOOL(株)

FPGAビレッジ / 特定非営利活動法人 FPGAコンソーシアム
007 アルティウム リミテッド/(株)エー・ディ・ティ
011 アルデック・ジャパン(株)
004 特定非営利活動法人 FPGAコンソーシアム
005 (株)シャンテリー
006 立野電機(株)
010 特殊電子回路(株)
014 (株)PALTEK
013 富士エレクトロニクス(株)
008 (株)プライムゲート
012 プロトタイピング・ジャパン(株)
009 三菱電機マイコン機器ソフトウェア(株)

ユニバーシティプラザ
216 会津大学 齋藤研究室
217 愛媛大学 樋上・高橋研究室
218 九州工業大学 中村研究室
219 筑波大学 高度IT人材育成のための実践的ソフトウェア開発専修プログラム
220 東海大学 清水尚彦研究室
215 東京大学 VDEC
214 名古屋大学 高田・富山研究室
213 広島大学 アルゴリズム論研究室
212 早稲田大学 後藤研究室/渡邊研究室/木村研究室/吉村研究室</p> |
|---|--|---|

※一文字下げは共同出展

4. 出展者セミナー

出展者セミナーは今回よりカテゴリー別にプログラムを組み、Webでの事前登録を可能とした。
1セッション45分間で、50~100名の適正人数のお客様に向けて集中PRが行える出展者セミナールームを提供した。本年は8会場にて84セッションを開催した。

聴講者数:2,337名

トラック別内訳	セッション数	28日聴講者数計	29日聴講者数計
システム設計・検証	23	183名	321名
ロジック設計&フィジカル設計 / 検証	11	141名	215名
AMS設計・検証	7	35名	146名
PCB	4	41名	77名
テスト設計	2	36名	55名
機能検証	10	81名	278名
IP	6	41名	34名
LowPower	3	57名	42名
DFM	3	50名	34名
フリー	15	80名	390名

7. 特設ステージ

今年のEDSFair特設ステージは、半導体ベンダーのGreen戦略、全てが分かるローパワー設計技術、ソーラーや車載で注目されているパワー・高耐圧系アナログ回路設計と、地球環境に優しい設計技術についてエグゼクティブの方々にご講演いただきました。例年好評の上流設計技術は、組込みシステムにおけるソフトウェア開発へのESL活用について、日本を代表する技術者の方々が、初心者にもよく分かるように議論していただきました。

また、EDSFairの10回目の開催を記念して、10周年特別企画を特設ステージにおいて開催しました。

第一線で活躍中のエンジニアの方はもちろん、設計・開発を率いる管理職の方々、さらに若手エンジニアの方までを対象とした幅広い内容となりました。

1/28
(木)

■ 10:30-10:50 オープニング

JEITA EDA技術専門委員会 委員長 太田 光保氏 (パナソニック(株))
EDSFair2010実行委員会 委員長 齋藤 茂美氏 (ソニー(株))
JEITA EDA技術専門委員会 企画WG主査 山田 節氏 (三洋電機(株))

■ 10:50-12:50 「各社のNo.1設計者が語る私の設計」

10周年特別企画

EDSFairとして10年目を迎えることを記念して10周年特別企画を用意しました。

聴講者数
約280名

題して、「各社のNo.1設計者が語る私の設計」。

設計において工夫していること、心がけていること、若い人にいつも言っていること、私だけのノウハウ、などなど、第一線の設計者が皆さんに語りかけます。

EDSFairでは、今回のこの企画をスタートとして、設計者による設計者のための企画を継続して開催することを考えています。設計者同士のコミュニケーションの場としてもご活用をお願いします。多くの設計者の皆様のご来場をお待ちしています。

【司会】松澤 昭 教授 (国立大学法人東京工業大学 理工学研究科 電子物理学専攻 工学博士)
道正 志郎氏 (パナソニック(株) 本社R&D部門 戦略半導体開発センター ハードウェア設計エキスパート)
片倉 雅幸氏 (ソニー(株) コンシューマープロダクツ&デバイスグループ 半導体事業本部 研究開発部門 主幹技師)
大塚 竜志氏 (富士通マイクロエレクトロニクス(株) ASSP事業本部 Infotainment事業部 第1設計部 プロフェッショナル)
佐伯 貴範氏 (NECエレクトロニクス(株) 産業・ネットワーク事業部)
小林 昭男氏 (三洋電機(株) デジタルシステムカンパニー DI事業部 部長)
10周年記念特別企画WG主査 河村 薫氏 (富士通マイクロエレクトロニクス(株))

■ エグゼクティブが語る!

半導体ベンダーやEDAベンダーのエグゼクティブに加え、メディアからもエグゼクティブを迎えての開催です。半導体ベンダー幹部が語る各社のGreen戦略、2部構成のローパワーセッションは、半導体ベンダーからの低消費電力設計の最新事例紹介とSTRJロードマップでの課題解決の提示とEDAベンダーとパネリストとの熱い議論、そして普段聞く機会のないパワー・高耐圧回路の現状と技術課題を語り合っていたり、4つのセッションを企画しました。同時通訳がつかますので安心してご参加ください。

13:00-14:10 「エグゼクティブが語る我が社のGreen戦略」

聴講者数
約170名

地球温暖化防止に向けて、グリーン社会の実現が期待されています。

本講演では、国内半導体各社がグリーン社会実現に向けてどのように貢献しようとしているのかについて、各社のエグゼクティブの方々から戦略を語っていただきます。

【司会】望月 洋介氏 (日経BP社 電子・機械局長補佐)
八木 春良氏 (富士通マイクロエレクトロニクス(株) 取締役)
山口 聖司氏 (パナソニック(株) セミコンダクター社 システムLSI事業本部 商品開発センター所長)
中屋 雅夫氏 ((株)ルネサステクノロジ 取締役)
【オーガナイザ】吉田 正昭氏 (NECエレクトロニクス(株))
横山 昌生氏 (シャープ(株))

■ 今さら聞けないことがわかる!

ハードウェア開発のエンジニアはもちろん、組込みソフトウェア開発に携わる方、管理職の方、ハードウェア開発と最終製品との間にギャップを感じたことのある方、すべての方々にご参加していただきたいパネリストディスカッションです。

16:00-17:30 組込みシステムにおけるソフトウェア開発要件とESL技術の対応 ~「ものをつくる」から、「ものにつくりあげる」へのシフト~

聴講者数
約260名

「ものづくり」という言葉が使われて久しくなります。4ビットマイコン搭載機器において、「もの」の一部だったソフトウェアは、32ビットのマルチコア時代を迎えた今、製品の魅力を大きく左右するキーとなっています。その開発基盤として注目を浴びているESL技術、しかし果たしてソフトウェア開発要件を充分満たすことができるのでしょうか。このセッションでは、日ごろからHW/SWの統合やトレードオフに携わっている方、組込みソフトウェア開発に携わっている方にお集まりいただき、組込みシステム開発における問題とその解決の方向性について議論いたします。

【司会】坂本 秀人氏 (ESL(株) 代表取締役社長)
岩井 明史氏 ((株)デンソー 電子プラットフォーム開発部 主幹)
旦木 秀和氏 (ソニー(株) 半導体事業本部 設計基盤技術部門 統括課長)
松本 祐教氏 ((株)トプスシステムズ 代表取締役社長)
中村 和正氏 (富士通マイクロエレクトロニクス(株) 共通技術本部 設計共通技術統括部 プロジェクト課長)
牧野 潔氏 (メンターグラフィックス・ジャパン(株) ビジネス開発マネージャー)
【オーガナイザ】三橋 明城氏 (メンターグラフィックス・ジャパン(株))

1/29
(金)

■ エグゼクティブが語る!

現在最もホットな設計の話題であるローパワー設計に関し、半導体ベンダー、EDAベンダー、STRJWG1の識者の方々に登壇いただき、2部構成でさまざまな角度からその現状、課題、解決策を議論します。

ローパワー設計に関し包括的な知見が得られるチャンスです。ぜひご参加ください。

10:30-11:40 <ローパワー設計の全てがわかる!!第一部> 「ローパワー設計の現状、課題とその対策」

聴講者数
約290名

半導体ベンダーでのローパワー設計の実例2件の紹介、およびSTRJロードマップ委員会WG1が考えるSOCの低消費電力設計技術の課題と解決策を紹介していただきます。これらの講演からローパワー設計の現状と課題、ロードマップの観点からの解決策を明らかにします。

【司会】小島 郁太郎氏 (日経BP社 電子・機械局 編集委員)
吉田 裕氏 ((株)ルネサステクノロジ 設計開発本部 主任技師)
濱田 基嗣氏 ((株)東芝 半導体研究開発センター 部長)
隅谷 三喜夫氏 (JEITA STRJ WG1:パナソニック(株) システムLSI事業本部 商品開発センター 設計第三開発グループ グループマネージャー)
【オーガナイザ】吉田 正昭氏 (NECエレクトロニクス(株))
井下 順功氏 ((株)ルネサステクノロジ)

11:50-12:50 <ローパワー設計の全てがわかる!!第二部> 「EDAベンダーが提供するローパワー設計技術」

日英同時通訳付き

聴講者数
約250名

セッション3に引き続き、ローパワー設計技術の課題に対し、EDAベンダーの対応戦略を語っていただきます。EDAベンダー各社に現在提供できている/今後提供しようと考えているローパワー設計技術について明らかにしていただき、セッション3と合わせてローパワー設計技術の全体像を明らかにします。

【司会】小島 郁太郎氏 (日経BP社 電子・機械局 編集委員)
Mr. Vic Kulkarni (Apache Design Solutions Inc., GM and SVP of RTL Business unit)
Dr. Bernard Murphy (Atrenta Inc., CTO)
Mr. Neil Hand (Cadence Design Systems Inc., Director, Solutions Marketing, Low power)
Dr. Anmol Mathur (Calypto Design Systems, CTO and Founder)
Mr. Robert Smith (Magma Design Automation, Inc., VP, Product Marketing)
Mr. Simon Bloch (Mentor Graphics Corporation, VP and GM, Design & Synthesis Division)
Mr. George Zafiroopoulos (Synopsys, Inc., VP, Solution Marketing)
隅谷 三喜夫氏 (JEITA STRJ WG1:パナソニック(株) システムLSI事業本部 商品開発センター 設計第三開発グループ グループマネージャー)
【オーガナイザ】吉田 正昭氏 (NECエレクトロニクス(株))
井下 順功氏 ((株)ルネサステクノロジ)

パワー・高耐圧系のアナログ回路に関するセッションです。アナログ系のエンジニアに限らず、システムLSI開発に携わるエンジニア、管理職の方にご参加をお待ちしています。

15:30-17:00 「パワー・高耐圧系アナログ回路の現状と課題」

日英同時通訳付き

聴講者数
約230名

近年、環境問題及び携帯機器への低消費電力化要求にて関心が高まって回路の現状及び技術課題を語り合っていただきます。携帯電話、ノートPC及び携帯基地局に用いられる電源・パワーアップ系を追求する立場から現状の課題や今後の技術革新を紹介していただき、術及びEDA技術でどの様に課題を克服していくのかを明らかにします。

【司会】小林 春夫 教授 (群馬大学 大学院 工学研究科)
恩田 謙一氏 ((株)日立製作所 日立研究所長付)
松田 順一氏 (旭化成東光パワーデバイス(株) 技術統括)
中島 成氏 (住友電気工業(株) 伝送デバイス研究所長)
佐藤 伸久氏 (日本ケイデンス・デザイン・システムズ社 テクニカルフィールドオペレーション本部 セールスAEディレクター)
Mr. Ernie Koeroghlian (Mentor Graphics Corporation, Product Architect, DSM CIGD R&D)
【オーガナイザ】森井 一也氏 (三洋半導体(株))

8.第17回FPGA / PLD Design Conference

最先端40nmテクノロジーが導入されたFPGA/PLDは、家電等の量産品に多数搭載されるなど半導体のテクノロジードライブとしての地位を築き、今後も、さらなる発展が見込まれています。

本年度で17回目を迎えるFPGA/PLDの日本国内におけるバイオニアコンファレンスであるFPGA/PLD Design Conferenceでは、過去、有料で実施していたチュートリアルセッションを、未曾有の経済状況の中で奮闘するエレクトロニクス技術者を応援するため、全セッションを無料化し、開催いたしました。FPGA/PLD Design Conferenceとしての基調講演、特別講演、FPGAのトップ企業を迎えた招待講演、チュートリアル講演、スペシャルセッションが行われました。

FPGA/PLD Design Conference実行委員長
末吉 敏則(熊本大学)

会場	アネックスホールF201
日時	1月28日(木)、29日(金) 10:00~17:00
聴講方法	聴講無料・事前申し込み不要

1/28
(木)

10:30~ 11:30	基調講演	リコンフィギャラブルデバイスの現状と動向 天野 英晴 氏 [慶應義塾大学 教授]	聴講者数 116名
13:00~ 13:45	招待講演1	ASICプロが語るザイリンクスFPGAの挑戦 -日本産業の未来へ 菊池 秀夫 氏 [ザイリンクス(株) 副社長]	聴講者数 131名
13:45~ 13:55	協賛講演	進化したFPGAにASICの検証手法を ~ModelSim Delux Edition~ 菅沼 庸吉 氏 [(株)PALTEK エンジニアリング ディビジョン 課長]	
14:15~ 15:45	スペシャル セッション	FPGAはどう使うのが賢いか? ~FPGA大喜利, 設計のコツ教えます~ パネラー(FPGA):大山 浩司 氏 [(株)アルティマ 技術統括部 開発企画課 課長] パネラー(ツール):藤野 博信 氏 [日本シノプシス合同会社 営業本部] パネラー(基板設計):金子 俊之 氏 [(株)トッパンNECサーキットソリューションズ 設計部] パネラー(ユーザ):小熊 博 氏 [宮城県産業技術総合センター 機械電子情報技術部 情報技術開発班 研究員] モデレータ:佐藤 幸一 氏 [コニカミノルタテクノロジーセンター(株) システム技術研究所 アーキテクチャ開発室長]	聴講者数 175名
16:00~ 16:45	招待講演2	Flash FPGAs: a different technological approach to PLDs' 片山 雅美 氏 [アクテルジャパン(株) セールスディレクター]	聴講者数 45名
16:45~ 16:50	協賛講演	Altium DesignerにおけるFPGA設計 常木 電太 氏 [(株)イー・ティ・ティ ALTIUM日本代理店 システム開発部 FAE課]	
16:50~ 17:00	協賛講演	FPGA検証を効率的に行うアルテック社の取り組み 藤永 康博 氏 [アルテック・ジャパン(株) 代表取締役]	

1/29
(金)

10:00~ 11:00	特別講演	回路の消費電力から暗号を解読するサイドチャネル攻撃の実際 佐藤 証 氏 [産業技術総合研究所 情報セキュリティ研究センター ハードウェアセキュリティ研究チーム長]	聴講者数 42名
11:00~ 11:05	協賛講演	匠のエンジニア集団・プライムゲートのFPGA開発実績紹介 鈴木 宏海 氏 [(株)プライムゲート 営業部]	
11:05~ 11:10	協賛講演	~ムダな苦労はもうしたくない!~ FPGA開発を楽にするJTAG活用ノウハウ 内藤 竜治 氏 [特殊電子回路(株) 代表取締役]	
11:30~ 12:15	招待講演3	Lattice Semiconductor 社の戦略製品と戦略市場について 山本 好充 氏 [ラティスセミコンダクター(株) 代表取締役]	聴講者数 62名
12:15~ 12:25	協賛講演	簡単評価!Latticeリファレンスボードとデザイン・サービス 北村 豊氏 [富士エレクトロニクス(株) 技術開発部 latticeグループ マーケティング担当]	
13:15~ 14:15	チュートリアル1	FPGA汎用プロトタイプボードを用いたSoC開発事例 中島 孝二 氏 [バイオニアマイクロテクノロジー(株) 第二技術部設計五課 副主事]	聴講者数 75名
14:15~ 14:25	協賛講演	FAVS(FPGA Accelerated Verification Solution) ~StratixIVとVirtex-6で広がるASICプロトタイプ検証手法~ 鳥本 元彦 氏 [プロトタイプング・ジャパン(株) CEO]	
14:25~ 14:30	協賛講演	FPGAを使ったLSI評価ボードのご紹介 澤田 朋子 氏 [三菱電機マイコン機器ソフトウェア(株) 第3事業部開拓部営業グループ]	
14:45~ 15:30	招待講演4	市場要求と技術トレンドにみる、アルテラFPGA&ASICの可能性 日隈 寛和 氏 [日本アルテラ(株) 代表取締役社長]	聴講者数 119名
15:30~ 15:45	協賛講演	FPGAを取り巻くトピックと新しいFPGAの挑戦 末吉 敏則 氏 [(特非)FPGAコンソーシアム 理事長]	
16:00~ 17:00	チュートリアル2	FPGAならではの部分再構成機能の使い方 堀 洋平 氏 [中央大学 研究開発機構 専任研究員/機構助教]	聴講者数 83名

9. 広報活動

(1) 報道発表

- ① 出展募集リリース配信(8月31日)
- ② 入場事前登録開始リリース(12月1日)
- ③ 開催告知/取材誘致リリース配信(1月26日)
- ④ 終了報告リリース配信(1月29日)



(2) 会場でのプレス対応

プレス用控室の設置(1月28日-29日)

(3) メール配信

過去来場者データベースおよび、今年の事前登録者に向けて「EDSFair2010 Official News」として9回配信。



(4) PRツール(印刷物)の作成

- ① 開催・出展のご案内(和・英)
- ② 新興ベンダエリア出展のご案内(英)
- ③ 広報誌(事前DM)/封筒(和)
- ④ ガイドブック(和)



(5) 公式WEBサイト

- ① URL
www.edsfair.com

- ② 概要

出展者のための情報と、来場者のための情報を網羅した、EDSFairの公式WEBサイト。年間を通じて多くの皆様にご覧いただいています。また、出展情報や最新リリースを出展者自身によりリアルタイムでUPできる機能の追加や、業界最新ニュースの掲載など、出展者・来場者にとってより利便性が高いWEBページを目指しています。

- ③ 基本統計データ

(2009年12月1日~2010年2月28日)

合計来場者数	192,321
総ページ閲覧数	889,655

- ④ 出展者情報更新回数

745回(2009年11月5日~2010年1月27日)



(6) 主な記事掲載・露出

【新聞・雑誌媒体】

媒体名	掲載日	内容
見本市展示会通信	11月1日	カレンダー
見本市展示会通信	11月15日	カレンダー
日経ものづくり	12月号	カレンダー
OPTCOM	12月号	カレンダー
Semiconductor FPD World	12月号	カレンダー
エレクトロニクス実装技術	12月号	カレンダー
日経パソコン	12月10日	カレンダー
日経ソリューションビジネス	12月15日	カレンダー
メカトロニクス	2010.1月号	カレンダー
M & E	1月号	カレンダー
日経ものづくり	1月号	カレンダー
Semiconductor FPD World	1月号	カレンダー
エレクトロニクス実装技術	1月号	カレンダー
日経情報ストラテジー	1月号	カレンダー

媒体名	掲載日	内容
電波新聞	1月6日	カレンダー
日経パソコン	1月25日	カレンダー
半導体産業新聞	1月27日	開催告知
電波新聞	1月29日	開催告知・取材記事
メカトロニクス	2月号	カレンダー
Semiconductor FPD World	2月号	カレンダー
NETWORK MAGAZINE	2月号	カレンダー
NETWORK MAGAZINE	2月号	カレンダー
月刊ジャパワールド	2月号	カレンダー
エレクトロニクス実装技術	2月号	カレンダー
日経情報ストラテジー	2月号	カレンダー
電波新聞	2月3日	終了報告
ビジネスチャンス	3月号	開催告知
Semiconductor FPD World	3月号	終了報告・取材記事

【WEB媒体】

媒体名	掲載日	内容
Tech-On / EDA Online (W)	2009.12月15日	EDSFair実行委員長
nikkei BPnet (W)	12月24日	プレビュー
Tech-On / EDA Online (W)	12月24日	プレビュー
EDN Japan (W)	2010.1月	カレンダー
Semiconductor Japan Net (W)	1月	カレンダー
semiconportal (W)	1月	カレンダー
映像情報 web (W)	1月	カレンダー
Tech-On / EDA Online (W)	1月6日	FPGA/PLD Design Conference
Tech-On / EDA Online (W)	1月12日	プレビュー
Tech-On / EDA Online (W)	1月13日	プレビュー
Tech-On / EDA Online (W)	1月14日	プレビュー
Tech-On / EDA Online (W)	1月15日	プレビュー
Tech-On / EDA Online (W)	1月15日	Jasper Design Automation, Inc.
nikkei BPnet (W)	1月18日	プレビュー
Tech-On / EDA Online (W)	1月18日	プレビュー
EDA EXPRESS (W)	1月18日	Jasper Design Automation, Inc.
横浜産業新聞 (W)	1月18日	開催概要
Tech-On / EDA Online (W)	1月21日	プレビュー
Tech-On / EDA Online (W)	1月21日	FPGA/PLD Design Conference
BENZINGA (W)	1月21日	Arasan Cips Systems, Inc.
Tech-On / EDA Online (W)	1月24日	プレビュー
Tech-On / EDA Online (W)	1月25日	プレビュー
Tech-On / EDA Online (W)	1月25日	Anova Solutions Inc.
Tech-On / EDA Online (W)	1月26日	FPGA/PLD Design Conference
Tech-On / EDA Online (W)	1月26日	Metor Graphics Corp.
CLOUD COMPUTING JOURNAL (W)	1月26日	Real Intent Inc.
Tech-On / EDA Online (W)	1月28日	特設ステージ, FPGA/PLD Design Conference
Tech-On / EDA Online (W)	1月28日	日本イブ
Tech-On / EDA Online (W)	1月28日	TOOL
Electronic Journal (W)	1月28日	Synopsys
EDA EXPRESS (W)	1月29日	サイバネット

媒体名	掲載日	内容
Tech-On / EDA Online (W)	1月31日	Sigrity, Inc..
Tech-On / EDA Online (W)	1月31日	POLYTEDA Software Corp.
Tech-On / EDA Online (W)	1月31日	Pulsic Ltd.
EDA EXPRESS (W)	1月31日	Synfora
Tech-On / EDA Online (W)	2月 1日	FPGA/PLD Design Conference
Tech-On / EDA Online (W)	2月 1日	終了報告
Tech-On / EDA Online (W)	2月 1日	シャンテリー
Tech-On / EDA Online (W)	2月 1日	IPextreme, Inc Constellations
EDA EXPRESS (W)	2月 1日	日本イブ
EDA EXPRESS (W)	2月 2日	特設ステージ
Tech-On / EDA Online (W)	2月 3日	ClioSoft, Inc.
Tech-On / EDA Online (W)	2月 3日	シグナル・プロセス・ロジック
Tech-On / EDA Online (W)	2月 3日	特設ステージ
EDA Express (W)	2月 3日	DSMソリューションズ
EDN Japan (W)	2月 3日	日本イブ
Tech-On / EDA Online (W)	2月 4日	特設ステージ
Tech-On / EDA Online (W)	2月 4日	トプスシステムズ
Tech-On / EDA Online (W)	2月 4日	シグリード
Tech-On / EDA Online (W)	2月 4日	開門
Tech-On / EDA Online (W)	2月 4日	特設ステージ
Tech-On / EDA Online (W)	2月 5日	アートグラフィックス
Tech-On / EDA Online (W)	2月 5日	Arasan Cips Systems, Inc.
Tech-On / EDA Online (W)	2月 5日	RSoft Design Group, Inc.
Tech-On / EDA Online (W)	2月 8日	IPL Alliance
Tech-On / EDA Online (W)	2月 8日	Accellera/The SPIRIT Consortium, Inc.
nikkei Bpnet (W)	2月 8日	Accellera/The SPIRIT Consortium, Inc.
Tech-On / EDA Online (W)	2月 9日	エイアールテック
Tech-On / EDA Online (W)	2月10日	特設ステージ
Tech-On / EDA Online (W)	2月12日	Teklatech A/S
Tech-On / EDA Online (W)	2月22日	BEEcube, Inc.

10. 来場者数・来場者属性

EDSFair2010 来場者数

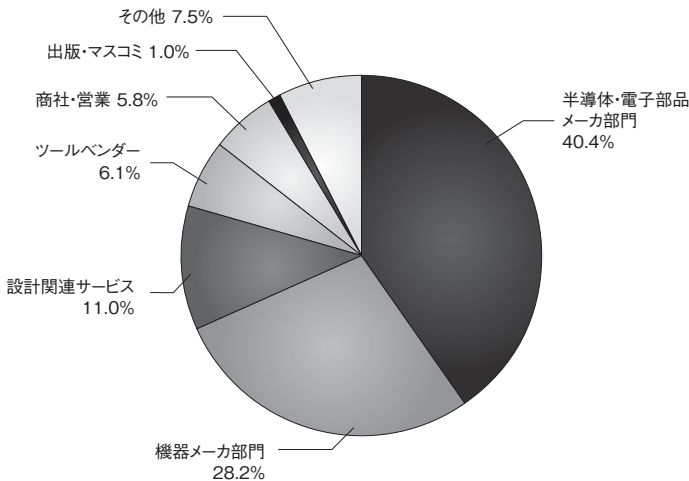
日付	天候	来場者数
1月28日(木)	くもり / 雨	4,288名
1月29日(金)	晴 れ	5,012名
	合 計	9,300名

来場者数の推移

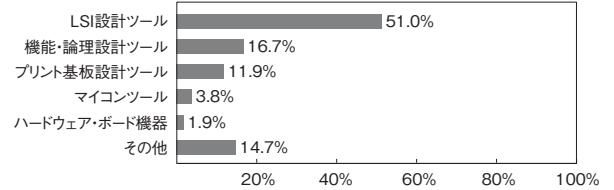
2007年	11,136名
2008年	10,431名
2009年	9,117名
2010年	9,300名

来場者データ

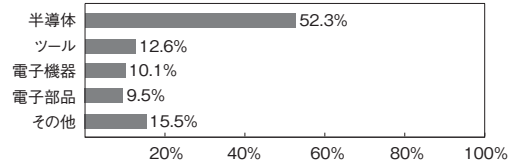
EDSFair2010 来場者業種



○ツールベンダ 6.1%



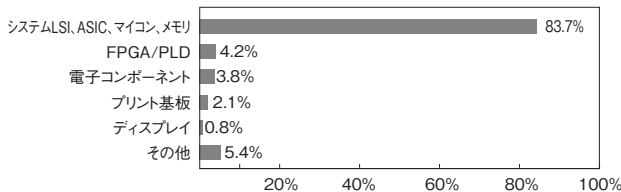
○商社・商業 5.8%



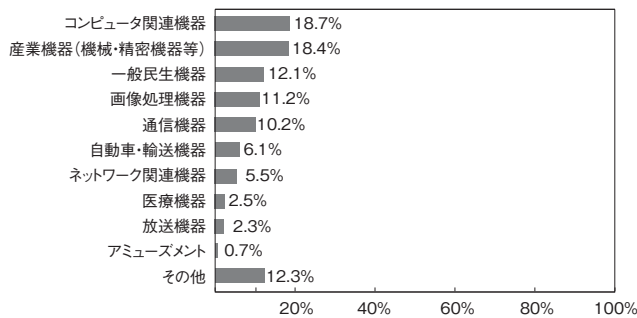
※ツール関連が主要営業品目である商社・代理店は除く

業種詳細

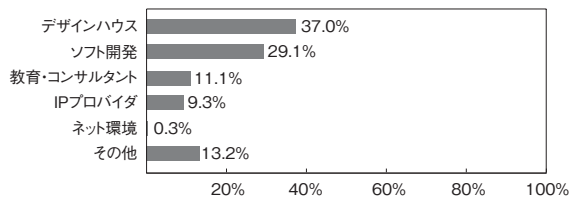
○半導体、電子部品メーカー・部門 40.4%



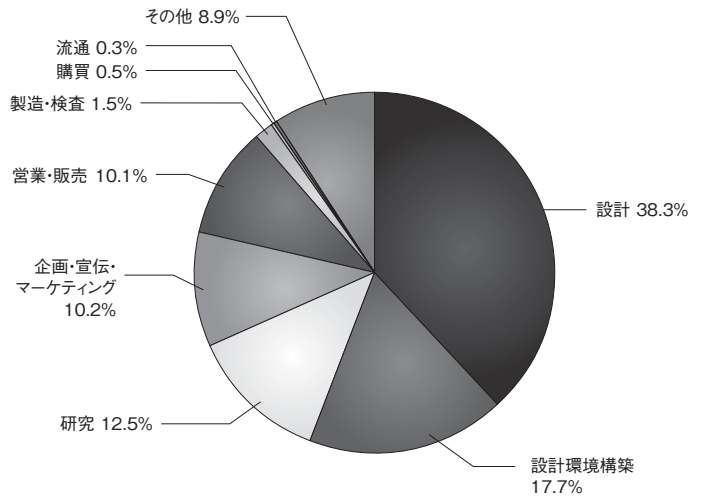
○機器メーカー・部門 28.2%



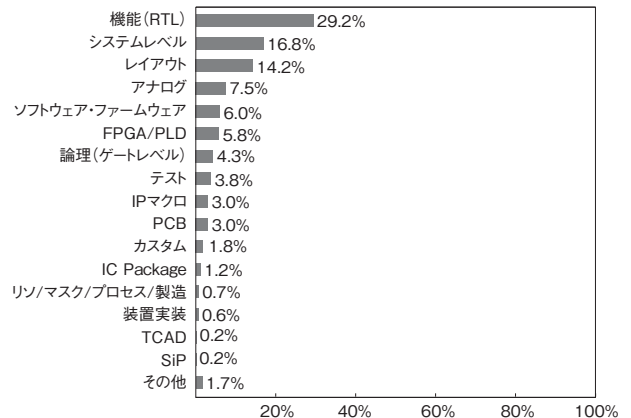
○設計関連サービス 11.0%



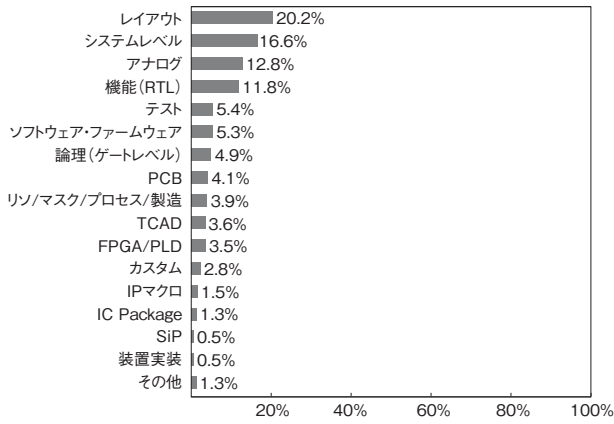
EDSFair2010 来場者職務



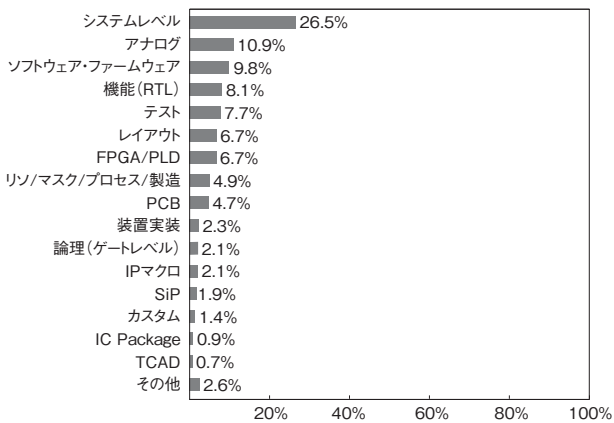
○設計 38.3%



○設計環境構築 17.7%

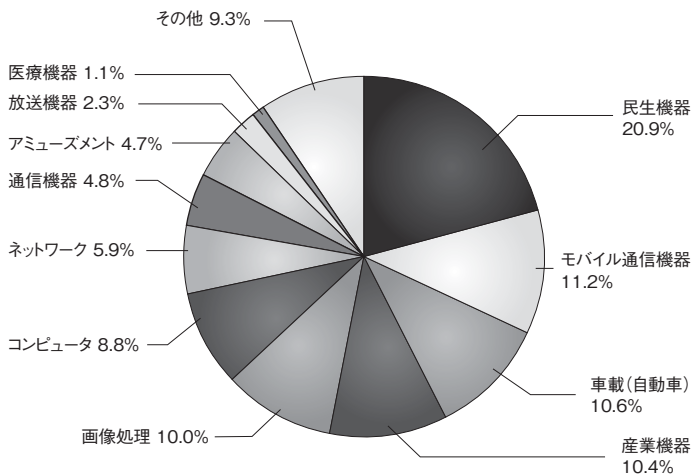


○研究 12.5%

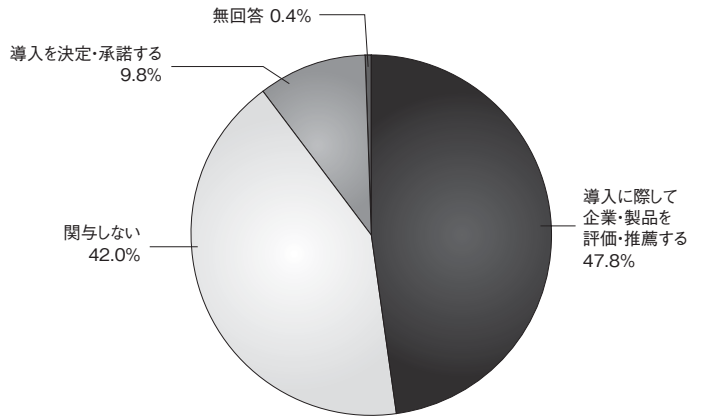


●企画・宣伝・マーケティング	10.2%
●営業・販売	10.1%
●製造・検査	1.5%
●購買	0.5%
●流通	0.3%

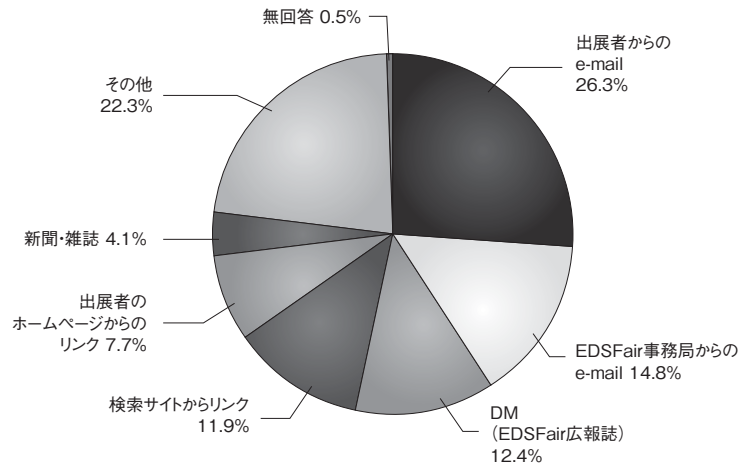
・ご担当のアプリケーションにチェックをお願いします。



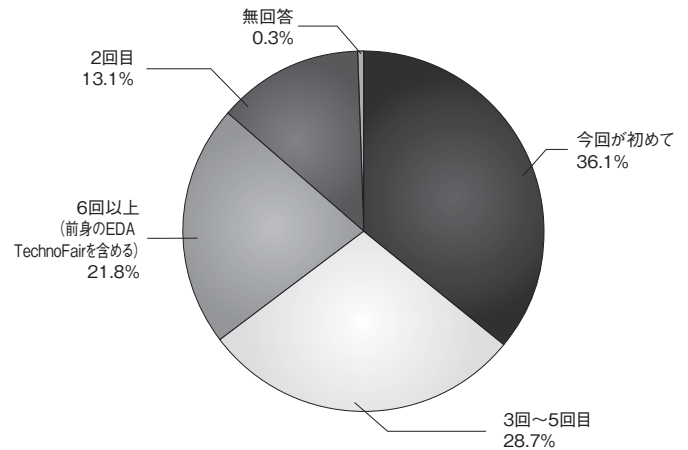
・あなたの製品導入権限について教えてください



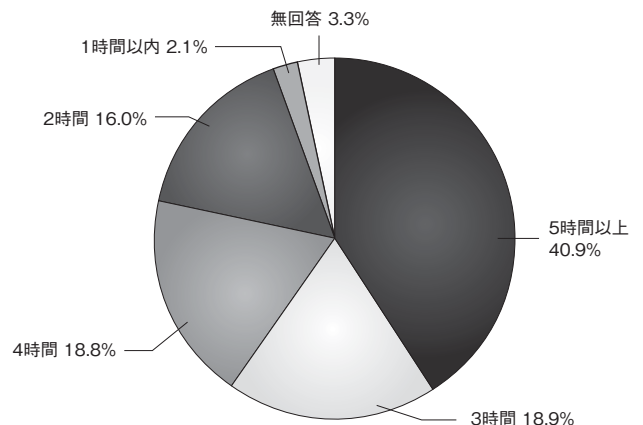
・Electronic Design and Solution Fairをどちらでお知りになりましたか？



・来場頻度を教えてください



・会場での滞在時間はどのくらいですか。



主催

社団法人 電子情報技術産業協会

〒100-0004 東京都千代田区大手町1-1-3 大手センタービル

<http://www.jeita.or.jp>

運営・お問い合わせ

一般社団法人 日本エレクトロニクスショー協会

〒100-0004 東京都千代田区大手町1-1-3 大手センタービル

電話03-6212-5231(代表) FAX(03)6212-5225

E-mail : info2010@edsfair.com