

平成 20 年 12 月 22 日

報道関係各位

社団法人 電子情報技術産業協会

- 未来を設計する！～先端技術を見て、聞いて、感じる2日間～ -  
『 Electronic Design and Solution Fair 2009 』  
開催概要について

2009年1月22日(木)～23日(金)・パシフィコ横浜

社団法人 電子情報技術産業協会 (JEITA / 会長：庄山悦彦・株式会社日立製作所 取締役会長) は、2009年1月22日(木)及び23日(金)の2日間、横浜国際平和会議場(パシフィコ横浜)にて、半導体・システム設計ソリューション分野を代表する展示会『Electronic Design and Solution Fair 2009』(略称：EDSFair 2009〔イー・ディー・エス・フェア 2009])を開催いたします。

今回の開催規模は、出展者 147 社・団体、321 小間(12月22日現在)となり、2日間で約 10,000 名の来場者を見込んでおります。

本展示会は、半導体や電子システムの開発に不可欠となる、最先端設計ソリューション(EDA 技術、IP 再利用技術、組込みソフトウェア技術、各種設計サービスなど)の情報発信・普及・推進を行い、関連業界の発展に寄与することを目的とし、前身の EDA TechnoFair 時代を含めて、今回で 16 回目の開催となります。

ユビキタスネット社会の基盤を支える産業として、半導体産業の果たす役割は益々大きくなってきています。中でも、半導体設計技術は、LSI の高密度化、高集積化、高性能化実現の鍵を握る技術として、より一層の発展と進歩が期待されています。

また、最先端システム LSI の開発・設計のさらなる微細化に伴う多くの課題を解決していくために、国内の半導体産業、大学、官庁間の密な連携が益々重要となり、海外の関連業界・機関とも国際的な視野で協調・連携を図っていく必要があります。

こうした情勢を踏まえ、今回の『EDSFair 2009』では、「未来を設計する！～先端技術を見て、聞いて、感じる2日間～」をキャッチフレーズとして、新しいソリューションが求められる時代に対応した世界最先端技術・サービスの展示とともに、若手技術者向けのオープンセッション、国内外のベンチャー企業を集めたゾーンの設置、産学官の技術交流を深める企画、多彩なコンファレンス等を展開し、広く情報発信をまいります。

開催初日の1月22日(木)には、首都大学東京の西澤潤一学長を迎え、「より速く、より大きく、日本の創造的半導体技術」と題したキーノートスピーチを実施いたします。

また、開催期間中は、展示会場内特設ステージにて、「エグゼクティブが語る！」をはじめ、「今さら聞けないことがわかる！未来がわかる！」など、現場で活躍中の若手エンジニア向けのオープンセッションや、国内外の新興企業が集結した「新興ベンダエリア」の設置、産学官の技術交流を深める「ユニバーシティ・プラザ」の展開など、広く情報提供いたします。

さらに、併設の「第16回FPGA/PLD Design Conference」や、同時開催の「システム・デザイン・フォーラム 2009」、「ASP-DAC2009」など充実したセミナーをもって、日本の電子情報産業に対し、設計技術の面で貢献するとともに、効果的で有意義な情報交流やビジネス創出の場としてご活用いただけるものと確信しております。

現在、公式WEB Site において、入場事前登録及びキーノートスピーチ、第16回FPGA/PLD Design Conference、システム・デザイン・フォーラム2009の聴講申込を受け付けております。

1月13日（火）までにご登録いただければ、入場証をあらかじめ郵送しますので、よりスムーズにご入場いただくことができます。

なお、入場事前登録は、開催最終日の1月23日（金）まで可能です。多くのご来場者の登録をお待ちしております。URLは、次のとおりです。

*<http://www.edsfair.com>*

以上

本件に関するお問い合わせは、下記までお願いいたします。

有限責任中間法人 日本エレクトロニクスショー協会 担当：吉永

TEL : (03) 5402-7601 FAX : (03) 5402-7605 E-mail : info2009@edsfair.com

## 開催概要

- 名称 : Electronic Design and Solution Fair 2009 (略称 : EDSFair 2009)  
会期 : 2009年1月22日(木) ~ 1月23日(金) 2日間  
会場 : 横浜国際平和会議場(パシフィコ横浜) 展示ホール / アネックスホール  
〒220-0012 横浜市西区みなとみらい1-1-1  
開場時間 : 午前10時 ~ 午後6時  
入場 : 展示会 / 全来場者無料 コンファレンス / 一部有料  
主催 : 社団法人 電子情報技術産業協会 (JEITA)  
協力 : Electronic Design Automation Consortium (EDAC)  
後援 : 経済産業省、アメリカ合衆国大使館、外国系半導体商社協会 (DAFS)  
横浜市  
協賛 : 社団法人 電子情報通信学会 (IEICE) 社団法人 情報処理学会 (IPSJ)  
社団法人 日本電子回路工業会 (JPCA)  
併催 : 第16回FPGA/PLD Design Conference  
同時開催 : システム・デザイン・フォーラム 2009  
ASP-DAC 2009 (Asia and South Pacific Design Automation Conference)  
運営 : 有限責任中間法人 日本エレクトロニクスショー協会 (JESA)

### 《ご参考》 Electronic Design and Solution Fair 2008

- 出展者数 : 169社・団体  
出展小間数 : 339小間  
登録来場者数 : 10,431名

キーノートスピーチ (聴講無料 / WEB 事前申込制)

日 時 : 1月22日(木) 10:30~11:30

場 所 : パシフィコ横浜 アネックスホール

『より速く、より大きく、日本の創造的半導体技術』 西澤 潤一 学長 (首都大学東京)

特設ステージ (展示フロア内 / 参加無料)

1月22日(木) **《エグゼクティブが語る!》**

EDA ベンダーのエグゼクティブに加え、FPGA ベンダー、コンサルティング会社、そしてメディアからのエグゼクティブが集結、激しい議論を戦わせます。

セッション1 (13:00~14:30) 日英同時通訳付き

「ノイズに悩まされない設計の実現に向けて ~LSI 設計・PCB 設計・EDA ツールで今すべきこと~」

セッション2 (15:45~17:15)

「FPGA/PLD の未来と課題を探る ~ユーザの視点から FPGA/PLD の未来予測~」

1月23日(金) **《エグゼクティブが語る!》**

セッション3 (10:30~11:30)

「電子産業の成長シナリオと EDA 業界の役割」

1月23日(金) **《今さら聞けないことがわかる! 未来がわかる!》**

セッション4 (14:00~15:00)

「今さら聞けない高位合成 ~ - から学ぶ高位合成 ~」

セッション5 (16:15~17:15)

「検証メソッドロジ入門から超並列計算機向けインターコネクトへの適用事例まで ~仏作って魂を入れる検証~」

【併催】: 第16回 FPGA/PLD Design Conference (有料 / WEB 事前申込制)

開催日 : 1月22日(木)・23日(金) (両日とも 10:00~17:00)

場 所 : パシフィコ横浜 アネックスホール

FPGA/PLD をテーマに、8セッションを実施、FPGA/PLD に関する最新情報、設計手法、ビジネス及び将来動向を包括的に知ることができます。また、第1日目に FPGA/PLD 初級者向けの技術セッションを4つ集め、FPGA/PLD の基礎から応用までの技術が一日で習得できるようにしました。

【同時開催】: システム・デザイン・フォーラム 2009 (有料 / WEB 事前申込制)

開催日 : 1月23日(金)

場 所 : パシフィコ横浜 アネックスホール

セッション1 (10:00~12:00): SystemC ユーザ・フォーラム 2009

セッション2 (12:45~14:30、14:45~16:30): ナノ世代物理設計フォーラム

各プログラム、セッション等の詳細については、公式 WEB Site をご参照願います。