

報道発表

平成 21 年 1 月 21 日

報道関係各位

社団法人 電子情報技術産業協会

- 未来を設計する！～先端技術を見て、聞いて、感じる2日間～ -
『 Electronic Design and Solution Fair 2009 』

1月22日(木)～23日(金)・パシフィコ横浜

国内外から 143 社が出展し、明日開幕！

社団法人 電子情報技術産業協会 (JEITA / 会長：庄山悦彦・株式会社日立製作所 取締役会長) は、来る 1 月 22 日 (木) 及び 23 日 (金) の 2 日間、横浜国際平和会議場 (パシフィコ横浜) にて、半導体・システム設計ソリューション分野を代表する展示会『Electronic Design and Solution Fair 2009』(略称：EDSFair 2009 [イー・ディー・エス・フェア 2009]) を開催いたします。

前身の EDA TechnoFair 時代を含めて 16 回目の開催となる今回は、「未来を設計する！～先端技術を見て、聞いて、感じる 2 日間～」をキャッチフレーズとして、情報化・ユビキタス社会の基盤である半導体や電子システムの開発に不可欠となる、最先端設計ソリューション(EDA 技術、IP 再利用技術、組込みソフトウェア技術、各種設計サービスなど)の情報発信・普及・推進を行い、関連業界の発展に寄与することを目的として開催いたします。

今回の開催規模は、出展者 144 社・団体、317 小間となりました。会期 2 日間で約 10,000 名の来場者を見込んでおります。

開催初日の 1 月 22 日 (木) には、首都大学東京の西澤潤一学長を迎え、「より速く、より大きく、日本の創造的半導体技術」と題したキーノートスピーチを実施、テラヘルツ帯の活用などによる半導体工業における次の展開・発展について講演いたします。

また、開催期間中は、展示会場内特設ステージにて、「エグゼクティブが語る！」をはじめ、「今さら聞けないことがわかる！未来がわかる！」など、現場で活躍中の若手エンジニア向けのオープンセッションや、国内外の新興企業が集結した「新興ベンダエリア」の設置、産学官の技術交流を深める「ユニバーシティ・プラザ」の展開など、広く情報提供いたします。

さらに、いまや全ての設計者にとって必須の知識となった SI/PI/EMC 対策に関する解決策を展示・紹介する「電磁解析・SI/PI テクノロジ・ゾーン」、FPGA 関連の出展者を一堂に集めた「FPGA ビレッジ」、日本への進出が目覚ましいインドの半導体設計技術に関連する出展者を集めた「インドパビリオン」を今回より新たに設置するほか、併設の「第 16 回 FPGA/PLD Design Conference」や、同時開催の「システム・デザイン・フォーラム 2009」、「ASP-DAC2009」など充実したセミナーをもって、日本の電子情報産業に対し、設計技術の面で貢献するとともに、効果的で有意義な情報交流やビジネス創出の場としてご活用いただけるものと確信しております。

以上

本件に関するお問い合わせは、下記までお願いいたします。

EDSFair2009 プレスルーム

(1月22日~23日の間、展示会場入口に設置します。)

担当：洞井(ほらい) TEL:(045)228-6741

上記期間以降のお問い合わせは、下記までお願いいたします。

有限責任中間法人 日本エレクトロニクスショー協会 担当：吉永

TEL:(03)5402-7601 FAX:(03)5402-7605 E-mail:info2009@edsfair.com

開催概要

- 名称：Electronic Design and Solution Fair 2009 (略称：EDSFair 2009)
- 会期：2009年1月22日(木)~1月23日(金) 2日間
- 会場：横浜国際平和会議場(パシフィコ横浜)展示ホール/アネックスホール
〒220-0012 横浜市西区みなとみらい1-1-1
- 開場時間：午前10時~午後6時
- 入場：展示会/全来場者無料 コンファレンス/一部有料
- 主催：社団法人 電子情報技術産業協会 (JEITA)
- 協力：Electronic Design Automation Consortium (EDAC)
- 後援：経済産業省、アメリカ合衆国大使館、外国系半導体商社協会 (DAFS)
横浜市
- 協賛：社団法人 電子情報通信学会 (IEICE)、社団法人 情報処理学会 (IPSJ)
社団法人 日本電子回路工業会 (JPCA)
- 併催：第16回 FPGA/PLD Design Conference
- 同時開催：システム・デザイン・フォーラム 2009
ASP-DAC 2009 (Asia and South Pacific Design Automation Conference)
- 運営：有限責任中間法人 日本エレクトロニクスショー協会 (JESA)

《ご参考》 Electronic Design and Solution Fair 2008

- 出展者数：169社・団体
- 出展小間数：339小間
- 登録来場者数：10,431名

キーノートスピーチ (聴講無料 / WEB 事前申込制)

日 時 : 1月22日(木) 10:30~11:30

場 所 : パシフィコ横浜 アネックスホール

『より速く、より大きく、日本の創造的半導体技術』 西澤 潤一 学長 (首都大学東京)

特設ステージ (展示フロア内 / 参加無料)

1月22日(木) **《エグゼクティブが語る!》**

EDA ベンダーのエグゼクティブに加え、FPGA ベンダー、コンサルティング会社、そしてメディアからのエグゼクティブが集結、激しい議論を戦わせます。

セッション1 (13:00~14:30) 日英同時通訳付き

「ノイズに悩まされない設計の実現に向けて ~LSI 設計・PCB 設計・EDA ツールで今すべきこと~」

セッション2 (15:45~17:15)

「FPGA/PLD の未来と課題を探る ~ユーザの視点から FPGA/PLD の未来予測~」

1月23日(金) **《エグゼクティブが語る!》**

セッション3 (10:30~11:30)

「電子産業の成長シナリオと EDA 業界の役割」

1月23日(金) **《今さら聞けないことがわかる! 未来がわかる!》**

セッション4 (14:00~15:00)

「今さら聞けない高位合成 ~ - から学ぶ高位合成 ~」

セッション5 (16:15~17:15)

「検証メソッドロジ入門から超並列計算機向けインターコネクタへの適用事例まで ~仏作って魂を入れる検証~」

【併催】: 第16回 FPGA/PLD Design Conference (有料 / WEB 事前申込制)

開催日 : 1月22日(木)・23日(金) (両日とも 10:00~17:00)

場 所 : パシフィコ横浜 アネックスホール

FPGA/PLD をテーマに、8セッションを実施、FPGA/PLD に関する最新情報、設計手法、ビジネス及び将来動向を包括的に知ることができます。また、第1日目に FPGA/PLD 初級者向けの技術セッションを4つ集め、FPGA/PLD の基礎から応用までの技術が一日で習得できるようにしました。

【同時開催】: システム・デザイン・フォーラム 2009 (有料 / WEB 事前申込制)

開催日 : 1月23日(金)

場 所 : パシフィコ横浜 アネックスホール

セッション1 (10:00~12:00): SystemC ユーザ・フォーラム 2009

セッション2 (12:45~14:30, 14:45~16:30): ナノ世代物理設計フォーラム

各プログラム、セッション等の詳細については、公式 WEB Site をご参照願います。

特別ゾーン・特別企画のご案内

最新技術やトピックスに関する特別ゾーン

電磁界解析・SI/PI テクノロジ・ゾーン《新企画》

いまや全ての設計者にとって必須の知識となった SI/PI/EMC 対策。これをテーマに取り上げた「ここまでできる！最新電磁界シミュレーション技術と SI/PI/EMC 対策」テクノロジ・ゾーンは、基板上の信号劣化要因に対するソリューションを提供する電磁界解析ツール・ベンダおよびその関連企業が一堂に集まりこの問題の解決策を展示・紹介します。また、システム機器ユーザーがこの問題の取り組みを紹介するプレゼンテーションも行います。

FPGA ビレッジ《新企画》

FPGA 関連の出展者を集め、今回新たに FPGA ゾーンを設置します。また、FPGA/PLD Design Conference 実行委員会の協力のもと、特設ステージにおいてエグゼクティブセッションを実施します。

インドパビリオン《新企画》

近年、日本への進出が目覚ましい、インドの半導体設計技術に関連する企業を集め、今回新たにインドパビリオンを設置します。インド企業の最新情報・技術を効率よく見学が可能です。

新興ベンダエリア

普段接することが少ない国内外のベンチャー企業のソリューションを集め、設計開発者に向けて世界の最新情報をいち早く紹介するエリアです。

JEVeC ビレッジ

日本の EDA の発展を目指して設立された「日本 EDA ベンチャー連絡会 (JEVeC)」との協力による特別企画で、EDA 開発に携わる国内のベンチャー企業が一堂に集結し、日本企業ならではの「ものづくり力」を活かした技術や製品をアピールします。

ユニバーシティ・プラザ

産学の交流を促進するとともに、日本における EDA 技術、システム LSI 設計技術をはじめとした電子回路設計技術およびソリューション技術の更なる向上を図ることを目的として、国内外の大学機関が研究成果を発表します。

見学サポートサービス

コンシェルジュサービス《新企画》

エンジニアが抱える 30 の技術テーマを厳選、消費電力、コスト削減、技術課題を解決するソリューションが一目でわかる案内マップを提供します。

通訳サービス《新企画》

海外からの出展者と来場者との商談や打ち合わせをサポートする通訳者が開催期間中常駐します。(無料)

ガイド・ツアー

多くの来場者から高い評価を得ている「新興ベンダ・ガイド・ツアー」をさらに進化させ、海外企業を、日本の設計技術・EDA 技術の第一人者がツアー・ガイドとしてブースへ同行訪問し、各社の技術紹介・質疑応答をサポートします。