

平成 21 年 12 月 1 日

報道関係各位

社団法人 電子情報技術産業協会

半導体・システム設計ソリューションの必須技術を網羅する展示会&コンファレンス

『 Electronic Design and Solution Fair 2010 』

12月2日より、公式 Website にて入場事前登録を開始！

社団法人 電子情報技術産業協会 (JEITA) は、2010 年 1 月 28 日 (木) 及び 29 日 (金) の 2 日間、横浜国際平和会議場 (パシフィコ横浜) にて、設計ソリューションの必須技術を網羅する展示会&コンファレンスである『Electronic Design and Solution Fair 2010』(略称: EDSFair 2010 [イー・ディー・エス・フェア 2010]) を開催いたします。開催に先立ち、12 月 2 日 (水) より、公式 Website にて入場事前登録及び出展者セミナーの聴講申込受付を開始します。

EDSFair2010 公式 Website <http://www.edsfair.com>

世界でのデジタル製品の需要拡大に伴い、数億ゲート規模のワンチップ化、性能向上、リスクコスト削減、低消費電力化、ソフトウェアの搭載などに対応するため、先進的な設計技術の開発が世界中で進められています。

記念すべき 10 回目の開催となる EDSFair は、国内随一の「設計ソリューション・設計技術・EDA 技術やそれらを活用した IP ソリューション・設計サービス」に特化した展示会として、本年は、「Web にない“新しい”が、ここにある。」をキャッチフレーズに、新しいソリューションが求められる時代に対応した世界最先端技術・サービスの展示とともに、若手技術者向けのオープンセッション、国内外のベンチャー企業を集めたゾーンの設置、産学官の技術交流を深める企画、多彩なセミナー等を展開し広く情報発信をします。

また、併設の「第 17 回 FPGA/PLD Design Conference」などの各種企画の充実とあわせて、日本の電子情報産業に対し、設計技術の面で貢献するとともに、効率的かつ効果的なコミュニケーションとビジネスの場をご提供します。

以上

◆開催概要◆

- 名 称 : Electronic Design and Solution Fair 2010 (EDSFair 2010)
- 会 期 : 2010年1月28日(木)、1月29日(金) [2日間] 10:00~18:00
- 会 場 : パシフィコ横浜(展示ホール/アネックスホール) 横浜市西区みなとみらい1-1-1
- 入 場 : 無料(登録制)
- 主 催 : (社) 電子情報技術産業協会 (JEITA)
- 協 力 : Electronic Design Automation Consortium (EDAC)
- 後 援 : 経済産業省、アメリカ合衆国大使館、外国系半導体商社協会 (DAFS)、横浜市経済観光局(予定)
- 協 賛 : (社) 電子情報通信学会 (IEICE)、(社) 情報処理学会 (IPSJ)、(社) 日本電子回路工業会 (JPCA) (予定)
- 併 催 : 第17回 FPGA/PLD Design Conference

本件に関するお問い合わせは、下記までお願いいたします。

運営事務局 : 一般社団法人 日本エレクトロニクショー協会 担当 : 吉永文章

TEL : (03) 5402-7601 FAX : (03) 5402-7605 E-mail : info2010@edsfair.com